**ОРГАНИЗАЦИЯ ПАРАЛЛЕЛЬНЫХ ЗЕРНИСТЫХ**

**ВЫЧИСЛИТЕЛЬНЫХ ПРОЦЕССОВ**

(**Получение параллельных последовательностей зернистых вычислений**)

(без распределения массивов между процессами и указания обменных операций)

Получение параллельных зернистых вычислительных процессов (примеры). Формулировка теоремы о параллельности всех зернистых вычислительных процессов. Формулировка теоремы о допустимости тайлинга, применяемого для получения параллельных зернистых последовательностей вычислений.

Приведем примеры получения параллельных алгоритмов, множества операций которых разбиты на тайлы. Такие параллельные алгоритмы будем называть зернистыми. Покажем, как можно организовать параллельные зернистые вычисления.

**Пример 1.** Рассмотрим основную часть численного решения двумерной задачи Дирихле для уравнения Пуассона методом верхней релаксации:

do *m =* 1, *M*

do *i =* 1, *Nx –*1

do *j =* 1,*Ny –*1

*y*(*i*,*j*)*=F*(*y*(*i*–1,*j*),*y*(*i*,*j–*1),*y*(*i*,*j*),*y*(*i*,*j+*1),*y*(*i+*1,*j*)) (1)

enddo

enddo

enddo

Все зависимости алгоритма, задаваемого гнездом циклов (1), являются однородными и выражаются векторами зависимостей (0,1,0), (0,0,1), (1,0,0), (1,0,*–*1), (1,*–*1,0) (рис. 1).

*m*

*j*

*i*

Рисунок 1. Схематичное изображение зависимостей алгоритма (1).

Произведем тайлинг. Будем считать цикл с параметром *m* глобальным не разбиваемым, а цикл с параметром *j* локальным не разбиваемым. Разобьем цикл уровня вложенности 2: заменим цикл с параметром *i* двумерной циклической конструкцией. Обозначим через *Q*2число итераций в первом новом цикле, а через *r*2 (наибольшее) число значений параметра *i* во втором цикле; параметры *Q*2 и *r*2 связаны соотношениями *Q*2, *r*2. Получим

do *m =* 1, *M*

do *igl =* 0, *Q*2–1

do *i =* 1 + *iglr*2,min((*igl+*1)*r*2, *Nx –*1)

do *j =* 1,*Ny –*1

*y*(*i*,*j*)*=F*(*y*(*i*–1,*j*),*y*(*i*,*j–*1),*y*(*i*,*j*),*y*(*i*,*j+*1),*y*(*i+*1,*j*))

enddo

enddo

enddo

enddo

Такое преобразование всегда допустимо (порядок выполнения операций не меняется).

Пусть *Q*2 число процессов (процессоров, ядер), предназначенных для реализации трехмерного цикла (1). Единый для каждого из *Q*2 процессов псевдокод параллельного алгоритма можно записать следующим образом (*igl* номер процесса):

Для каждого процесса Pr, 0*igl**Q*2–1:

do *m =* 1, *M*

Tile(*m,igl,*0)

*обмен данными (синхронизация)*

enddo

где вычисления тайла Tile(*m,igl,*0) задаются двумерным циклом

do *i =* 1 + *iglr*2,min((*igl+*1)*r*2, *Nx –*1)

do *j =* 1,*Ny –*1

*y*(*i*,*j*) *= F*(*y*(*i*–1,*j*),*y*(*i*,*j–*1),*y*(*i*,*j*),*y*(*i*,*j+*1),*y*(*i+*1,*j*))

enddo

enddo

Каждый процесс *igl* на каждой итерации *m* выполняет операции одноготайла (одного зерна вычислений). Параметры *r*2 и (*Ny –*1) задают размер зерна вычислений: число итераций, принадлежащих одному полному тайлу равно *r*2(*Ny –*1)*.* На рис.2 показано распределение тайлов между процессами. (С помощью рисунка можно лучше пояснить параллельный алгоритм. Следует обратить внимание, что одновременно могут выполнять операции только половина процессов.)

Process 0

Process 1

Рисунок 2. Распределение вычислений между процессами, *Nx* = *Ny* = 5, *M* = 4. Тайлы (выделены более ярким цветом) имеют размер 2×4.

**Пример 2.** Рассмотрим снова алгоритм (1) и заменим циклы с параметрами *i* и *j* (это циклы уровня вложенности 2 и 3) двумерными циклическими конструкциями (*Q*3):

do *m =* 1, *M*

do *igl =* 0, *Q*2–1

do *i =* 1 + *iglr*2,min((*igl+*1)*r*2, *Nx –*1)

do *jgl =* 0, *Q*3–1

do *j =* 1 + *jglr*3,min((*jgl+*1)*r*3, *Ny –*1)

*y*(*i*,*j*)*=F*(*y*(*i*–1,*j*),*y*(*i*,*j–*1),*y*(*i*,*j*),*y*(*i*,*j+*1),*y*(*i+*1,*j*))

enddo

enddo

enddo

enddo

enddo

Такое преобразование всегда допустимо.

Пусть *Q*2 число процессов, предназначенных для реализации трехмерного цикла (1). Переставим циклы с параметрами *i и* *jgl* (перестановка циклов не всегда допустима, но в данном случае порядок выполнения зависимых операций алгоритма не изменится). Единый для каждого из *Q*2 процессов псевдокод параллельного алгоритма можно записать следующим образом (*igl* номер процесса):

Для каждого процесса Pr, 0 *igl* *Q*2–1:

do *m =* 1, *M*

do *jgl =* 0, *Q*3–1

do *i =* 1 + *iglr*2,min((*igl+*1)*r*2, *Nx –*1) // Начало тайла Tile(*m,igl*,*jgl*)

do *j =* 1 + *jglr*3,min((*jgl+*1)*r*3, *Ny –*1)

*y*(*i*,*j*)*=F*(*y*(*i*–1,*j*),*y*(*i*,*j–*1),*y*(*i*,*j*),*y*(*i*,*j+*1),*y*(*i+*1,*j*)) (2)

enddo

enddo // Конец тайла Tile(*m,igl*,*jgl*)

*обмен данными (синхронизация)*

enddo

enddo

Каждый процесс *igl* на каждой итерации *m* выполняет операции *Q*3тайлов (зерен вычислений); одному тайлу соответствуют два самых внутренних цикла. Параметры *r*2 и *r*3 задают размер зерна: число итераций, принадлежащих одному полному тайлу, равно *r*2×*r*3*.* Можно показать, что объём данных, который передается при выполнении межпроцессорной коммуникационной операции, характеризует параметр *r*3. Поэтому далее мы размер зерна вычислений будем задавать целым положительным числом *r*3. На рис.3 показано распределение тайлов между процессами. (С помощью рисунка пояснить параллельный алгоритм.)

Process 0

Process 1

Process 0

Process 1

Рисунок 3. Распределение вычислений алгоритма (2) между процессами, *Nx* = *Ny* = 5, *M* =4. Тайлы (выделены более ярким цветом) имеют размер 2×2.

Наличие векторов зависимостей (0,1,0) и (1,*–*1,0) приводит к обмену данными по второй координате, отвечающей за номер процессора, как в прямом, так и в обратном направлении. Обмен данными между процессорами можно вдвое уменьшить, если к алгоритму (1) применить аффинное преобразование (*m*,*i*,*j*)(*m*,*m+i*,*j*). Такое преобразование называется скашиванием цикла и приводит к гнезду циклов

do *m =* 1, *M*

do *i' = m+*1, *Nx + m –*1

do *j =* 1,*Ny –*1

*y*(*i'–m*,*j*)*=F*(*y*(*i'–m*–1,*j*),*y*(*i'–m*,*j–*1),*u*(*i'–m*,*j*),*y*(*i'–m*,*j+*1),*y*(*i'–m+*1,*j*))

enddo

enddo

enddo

Теперь зависимости задаются векторами (0,1,0), (0,0,1), (1,1,0), (1,1,*–*1), (1,0,0), поэтому по второй координате, отвечающей за номер процесса, обмен данными в обратном направлении отсутствует. Для этого алгоритма, по аналогии с алгоритмом (2), можно записать псевдокод, который далее мы будем называть преобразованным алгоритмом; алгоритм (2) будем называть исходным алгоритмом.

Сравним время выполнения на суперкомпьютере СКИФ K-1000 исходного и преобразованного (теоретически лучшего для реализации на параллельных компьютерах с распределенной памятью) алгоритмов, исследуем влияние размера зерна вычислений на скорость выполнения алгоритмов. Суперкомпьютер СКИФ K-1000 был установлен в ОИПИ НАН Беларуси; в списке Top 500 самых мощных суперкомпьютеров мира занимал 99-ю позицию (ноябрь 2004 г.) с характеристиками **Rmax**=2 Тфлопс, **Rpeak**=2,5 Тфлопс (576 ядер, процессоры суперкомпьютера одноядерные).

Все вычисления, результаты которых представлены в этом разделе, проводились при следующих значениях параметров алгоритмов: *Nx*=*Ny*= 10000, *M*=100. Результаты вычислительных экспериментов при размере зерна, равном 2000, представлены на рис.4 и рис.5. Из рисунков видно, что применение к алгоритму преобразования привело к значительному улучшению характеристик.

|  |  |
| --- | --- |
|  |  |
| Рисунок 4 – График зависимости времени решения задачи от количества процессоров (зерно вычислений равно 2000)  а) исходный алгоритм б) преобразованный алгоритм | Рисунок 5 – График зависимости ускорения вычислений от количества процессоров (зерно вычислений равно 2000)  а) исходный алгоритм б) преобразованный алгоритм |

Проведем теперь вычисления с размером зерна, равным 200 (рис. 6 и рис. 7). Видно, что преобразование гнезда циклов в этом случае не дало ощутимого преимущества. При этом характеристики улучшились, по сравнению с использованием зерна размера 2000, как для исходного алгоритма (причем значительно), так и для преобразованного.

|  |  |
| --- | --- |
|  |  |
| Рисунок 6 – График зависимости времени решения задачи от количества процессоров (зерно вычислений равно 200)  а) исходный алгоритм б) преобразованный алгоритм | Рисунок 7 – График зависимости ускорения вычислений от количества процессоров (зерно вычислений равно 200)  а) исходный алгоритм б) преобразованный алгоритм |

Таким образом, размер зерна вычислений может сильно влиять на время вычислений. Было проведено экспериментальное нахождение оптимального размера зерна вычислений при фиксированном (двадцать и сорок) количестве процессоров. Результаты представлены на рис. 8 и рис. 9.

|  |  |
| --- | --- |
|  |  |
| Рисунок 8 – График зависимости времени реализации исходного алгоритма от размера зерна вычислений  а) на 20 процессорах б) на 40 процессорах | Рисунок 9 – График зависимости времени реализации преобразованным алгоритмом от размера зерна вычислений  а) на 20 процессорах б) на 40 процессорах |

Для исходного алгоритма существует порог, после которого увеличение размера зерна приводит к резкому увеличению времени вычислений. Для преобразованного алгоритма размер зерна меньше влияет на время вычислений, но в обоих случаях следует выбирать зерно размером до 1000. При удачном выборе размера зерна вычислений скашивание цикла (уменьшившее число коммуникаций) может не дать ощутимого уменьшения времени решения задачи. Однако при не оптимальном выборе размера зерна вычислений выигрыш от использования преобразования может быть значительным.

**Пример 3.** Если циклы в представлении алгоритма не являются тесно вложенными, то тайлинг, а следовательно и организация параллельных зернистых вычислительных процессов, могут оказаться технически сложнее. Рассмотрим *ijk*-алгоритм перемножения двух квадратных матриц порядка *N*:

do *i =* 1*, N*

do *j =* 1*, N*

*c*(*i,j*) *=*0

do *k =* 1*, N*

*c*(*i,j*) *= c*(*i,j*) *+ a*(*i,k*) *b*(*k,j*)

enddo

enddo

enddo

Разобьем циклы с параметрами *i* и *j*; цикл с параметром *k* будем считать глобальным не разбиваемым:

do *igl =* 0, *Q*1–1

do *i =* 1 + *igl r*1,min((*igl +*1)*r*1, *N*)

do *jgl =* 0, *Q*2–1

do *j =* 1 + *jglr*2, min((+1)*r*2, *N*)

*c*(*i,j*) *=*0

do *kgl =* 1*, N*

*k* = *kgl*

*c*(*i,j*) *= c*(*i,j*) *+ a*(*i,k*) *b*(*k,j*)

enddo

enddo

enddo

enddo

enddo

Здесь параметры *r*1 и *r*2 задают размеры тайлов, числа *Q*1, и *Q*2 задают число тайлов; *Q*1, *Q*2.

Цикл с параметром *kgl* не может быть внутренним по отношению к локальным циклам, но его не должно быть в окружении оператора *c*(*i,j*)*=*0 (так как в окружении этого оператора первоначально не было цикла с параметром *k*). Поэтому распределим циклы с параметрами *i* и *j* между выполняемыми операторами и осуществим необходимую перестановку локальных и глобальных циклов (допустимые в данном случае преобразования, так как порядок выполнения зависимых операций алгоритма не изменится):

do *igl =* 0, *Q*1 –1

do *jgl =* 0, *Q*2 –1

do *i =* 1 + *igl r*1,min((*igl+*1)*r*1, *N*)

do *j =* 1 + *jglr*2, min((*jgl*+1)*r*2, *N*)

*c*(*i,j*) *=*0

enddo

enddo

do *kgl =* 1*, N*

do *i =* 1 + *igl r*1,min((*igl+*1)*r*1, *N*)

do *j =* 1 + *jglr*2, min((*jgl*+1)*r*2, *N*)

*k* = *kgl*

*c*(*i,j*) *= c*(*i,j*) *+ a*(*i,k*) *b*(*k,j*)

enddo

enddo

enddo

enddo

enddo

Пусть число процессов, предназначенных для реализации алгоритма, равно *Q*2. Единый для каждого процесса псевдокод параллельного алгоритма можно записать следующим образом:

Для каждого процесса Pr, 0 *jgl**Q*2–1:

do *igl =* 0, *Q*1 –1

Tile1(*igl,jgl*)

*обмен данными (синхронизация)*

do *kgl =* 1*, N*

Tile2(*igl,jgl,kgl*)

*обмен данными (синхронизация)*

enddo

enddo

Вычисления тайла первого типа Tile1(*igl,jgl*):

do *i =* 1 + *igl r*1,min((*igl +*1)*r*1, *N*)

do *j =* 1 + *jgl r*2, min((*jgl*+1)*r*2, *N*)

*c*(*i,j*) *=*0

enddo

enddo

Вычисления тайла второго типа Tile2(*igl,jgl,kgl*):

do *i =* 1 + *iglr*1,min((*igl+*1)*r*1, *N*)

do *j =* 1 + *jglr*2, min((*jgl*+1)*r*2, *N*)

*k* = *kgl*

*c*(*i,j*) *= c*(*i,j*) *+ a*(*i,k*) *b*(*k,j*)

enddo

enddo

**Теоретическое обоснование.** Введем в рассмотрение последовательности зернистых (т.е. разбитых на тайлы) вычислений. Каждая последовательность вычислений отождествляется с некоторым упорядоченным множеством операций алгоритма. Если последовательности вычислений можно выполнять одновременно, то их называют параллельными. Задание параллельных последовательностей зернистых вычислений позволяет организовать параллельные зернистые вычислительные процессы на компьютерах с распределенной памятью.

Будем рассматривать следующий способ получения параллельных последовательностей зернистых вычислений. К одной последовательности отнесем вычисления тайлов с одинаковыми значениями некоторых функций , , ,  , , отображающих тайлы на процессы. Для каждого  зафиксируем число , . Будем полагать

 (3)

или

. (4)

Функция  вида (3) или (4) задает вычислительный процесс  выполнения операций тайлов  с одинаковыми значениями -й координаты  векторов . Этот вычислительный процесс будем обозначать Pr. Будем называть -ю координату s-координатой. Операторы, расположенные непосредственно перед циклом с параметром , выполняются процессом Pr, если используется функция вида (3), и процессом Pr, если используется функция вида (4). Операторы, расположенные сразу после цикла с параметром , выполняются процессом Pr, если используется функция вида (3), и процессом Pr, если используется функция вида (4).

Функции (3) и (4) являются частными случаями функции вида

, (5)

.

Примем, что множество операций любого тайла выполняется за одну единицу времени, и все результаты и аргументы вычислений одного тайла в следующий момент времени могут участвовать в вычислениях любого другого тайла. Определим продолжительность разгона вычислений – число единиц времени, когда еще не все процессы начали выполняться. Продолжительность торможения вычислений – число единиц времени, когда еще не все процессы закончили выполняться.

Сформулируем достаточные условия, при выполнении которых все зернистые вычислительные процессы являются параллельными (доказательство не приводится).

**Теорема 1.** *Пусть тайлинг является допустимым и для каждого набора операторов выполнено хотя бы одно из условий:*

* *по крайней мере для одного цикла, допускающего разбиение, имеет место , , причем ;*
* *цикл с параметром  является параллельным.*

*Тогда, без учета разгона и торможения вычислений, все зернистые вычислительные процессы в каждый момент времени загружены работой; продолжительности разгона и торможения вычислений намного меньше общей продолжительности вычислений.*

В рассмотренном примере 2 имеем (индекс , если это не вызывает путаницы, указывать не будем): , , *Q*2*>*1, *Q*3*>*1. Достаточное условие теоремы 1 параллельности всех вычислительных процессов выполняется, если выбрать *Q*3 *Q*2.

В примере 3 , , . Все вычислительные процессы являются параллельными, так как цикл с параметром  является параллельным (нет зависимостей по циклу с параметром *j*).

Тайлинг является допустимым, если выполняются условия теоремы 1 или теоремы 2 лекции «Тайлинг».

Обозначим через ** количество общих для операторов  и  разбиваемых циклов, , , – параметры этих циклов. Следующее утверждение устанавливает более слабые, чем в теореме 2 лекции «Тайлинг» достаточные условия допустимости тайлинга, применяемого для получения параллельных зернистых последовательностей вычислений.

**Теорема 2.** *Пусть не разбиваемый цикл является глобальным, если не существует внешнего по отношению к нему разбиваемого цикла, и является локальным, если существует внешний по отношению к нему разбиваемый цикл. Пусть существует хотя бы одна такая зависимость* *, что в окружении операторов*  *и*  *имеется хотя бы один общий разбиваемый цикл и равны параметры всех внешних не разбиваемых циклов:* *,* . *Тайлинг является допустимым, если для любой такой зависимости выполняются следующие условия:*

, , (6)

. (7)

*При отсутствии указанных зависимостей тайлинг допустим.*

*Доказательство*. При тайлинге (в предположениях теоремы) может меняться относительно друг друга порядок выполнения операций, зависящих от параметров одних и тех же разбиваемых циклов. Поэтому порядок выполнения зависимых операций может нарушиться только для таких зависимостей , что операторы  и  окружены одним или несколькими общими разбиваемыми циклами и совпадают значения координат векторов  и , относящиеся к внешним, по отношению к разбиваемым, циклам. Таким образом, следует учитывать только зависимости, указанные в предположениях утверждения.

Покажем, что после применения к исходному многомерному циклу преобразования тайлинга порядок выполнения зависимых операций не изменится.

Напомним, что при тайлинге, с точки зрения преобразования циклов, каждый разбиваемый цикл заменяется на глобальный и локальный циклы, общие локальные циклы распределяются между циклами каждого набора операторов, локальные циклы переставляются с глобальными и становятся по отношению к ним внутренними. Условия (6) являются достаточными для перестановки указанных циклов, а условия (7) достаточны для распределения циклов. 

Отметим, что для тайлинга исходного алгоритма примера 2 достаточные условия допустимости тайлинга теоремы 2 лекции «Тайлинг» не выполняются, а достаточные условия доказанной теоремы выполняются.

Рассмотрим следующий из теоремы 2 способ проверки корректности тайлинга.

Для каждой пары итераций *I* и *J*, порождающих зависимость между операциями :

* определить общие разбиваемые циклы;
* если **, то зависимость не нарушает корректности тайлинга;
* если **, то определить все , ;
* если , то зависимость не нарушает корректности тайлинга;
* если , то проверить справедливость условий , , и  (или ).

**О выборе s-координаты** – файл «Локальность паралл».

**Итерационные процессы для решения разностной задачи Дирихле**

Рассмотрим двумерную задачу Дирихле для уравнения Пуассона в прямоугольной области *G=*[0<*x*1<*l*1]×[0<*x*2<*l*2] с границей Г:

*f*(*x*1,*x*2), (*x*1,*x*2)*G*,

*u*(*x*1,*x*2)|Г*=*μ(*x*1,*x*2).

Величины *l*1, *l*2и функции *f*(*x*, *x*2), μ(*x*1,*x*2) считаются известными, функция *u*(*x*1,*x*2) – искомая.

Эта задача может рассматриваться как задача на отыскание деформации упругой мембраны, находящейся под внешним воздействием, края которой закреплены по заданному закону, либо как задача об отыскании стационарного распределения температур на прямоугольной пластине с внешними источниками тепла, на краях которой поддерживается заданный температурный режим.

Для численного решения задачи введем в области *G+*Г сетку узлов

{*ih*1*, i=*0,1,…,*N*1, *N*1*h*1*=l*1, *jh*2*, j=*0,1,…,*N*2, *N*2*h*2*=l*2}.

Наряду с обозначениями *N*1, *N*2 далее будем использовать также обозначения *Nx*, *Ny*.

Используя пятиточечный шаблон «крест» для вычисления приближенных значений производных и сеточное представление функций, запишем разностную задачу Дирихле:

*fi,j*, *i=*1,…,*N*1*–*1, *j=*1,…,*N*2*–*1,

*y*|γ*h=*μ(*x*1,*x*2)|γ*h*,

где γ*h* – граничные узлы (кроме угловых узлов, они не используются).

Эта разностная задача порождает СЛАУ относительно вектора неизвестных

.

Матрица системы имеет порядок (*N*1*–*1)(*N*2*–*1), т.е. имеет размеры ((*N*1*–*1)(*N*2*–*1))×((*N*1*–*1)(*N*2*–*1)).

На рисунке изображён портрет матрицы (отмечены позиции ненулевых элементов) для случая *N*1*–*1*=*4, *N*2*–*1*=*4:

**

Матрица имеет блчно-трёхдиагональную структуру. На главной диагонали – *N*1*–*1 трёхдиагональных матриц-блоков размеров (*N*2*–*1)×(*N*2*–*1), на поддиагонали и на наддиагонали – *N*1*–*2 диагональных матриц-блоков размеров (*N*2*–*1)×(*N*2*–*1).

Если полученную систему линейных алгебраических уравнений решать каким-либо прямым методом, то в процессе матричных преобразований общее число ненулевых элементов возрастает. Резко возрастают и вычислительные затраты, требуемый объём памяти. Поэтому для достаточно подробных сеток полученную систему обычно решают итерационными методами. Перед началом вычислений нужно задать начальное (например, нулевое) приближение  во внутренних точках сетки и заполнить значения  в граничных узлах точными значениями μ*i,j*. В силу специфики матрицы ее можно не хранить целиком, а вычислять ее коэффициенты в процессе численного решения. Это позволяет применять итерационные методы, запоминая лишь значения сеточной функции на очередной итерации.

Итерационный процесс Якоби имеет следующий вид:

,

*i=*1,…,*N*1*–*1, *j=*1,…,*N*2*–*1, *l=*1, 2, …

Основная часть псевдокода процесса Якоби (*h*1*=h*2*=h*):

do *l =* 1, *rit* // *rit* – некоторое фиксированное число итераций

do *i =* 1, *N*1*–*1 // *N*1*–*1 – число строк матрицы, задающей

внутренние узлы сетки

do *j =* 1,*N*2*–*1 // *N*2*–*1 – число столбцов матрицы, задающей

внутренние узлы сетки

*y*(*i*,*j*)*=*0,25(*low*(*i*–1,*j*)*+low*(*i*,*j–*1)*+low*(*i*,*j+*1)*+low*(*i+*1,*j*)*–h*2*f*(*i*,*j*))

enddo

enddo

do *i =* 1, *N*1*–*1

do *j =* 1,*Ny–*1

*low*(*i*,*j*)*=y*(*i*,*j*)

enddo

enddo

enddo

Итерационный процесс Гаусса-Зейделя имеет следующий вид:

,

Основная часть псевдокода процесса Гаусса-Зейделя (*h*1*=h*2*=h*):

do *l =* 1, *rit*

do *i =* 1, *N*1*–*1

do *j =* 1,*N*2*–*1

*y*(*i*,*j*)*=*0,25(*y*(*i*–1,*j*)+*y*(*i*,*j–*1)+*y*(*i*,*j+*1)+*y*(*i+*1,*j*)*–h*2*f*(*i*,*j*))

enddo

enddo

enddo

Метод Гаусса-Зейделя является частным случаем более употребительного на практике метода верхней релаксации (SOR):

,

Обозначим

*F*(*yi–*1*,j*,*yi,j–*1,*yi,j*,*yi,j+*1,*yi+*1*,j*)*=*

.

Тогда основную часть численного решения двумерной задачи Дирихле для уравнения Пуассона методом верхней релаксации можно представить в следующем виде:

do *l =* 1, *rit* // *rit* – некоторое фиксированное число итераций

do *i =* 1, *N*1*–*1 // *N*1*–*1 – число строк матрицы, задающей

внутренние узлы сетки

do *j =* 1,*N*2*–*1 // *N*2*–*1 – число столбцов матрицы, задающей

внутренние узлы сетки

*y*(*i*,*j*)*=F*(*y*(*i*–1,*j*),*y*(*i*,*j–*1),*y*(*i*,*j*),*y*(*i*,*j+*1),*y*(*i+*1,*j*))

enddo

enddo

enddo